DIALOG(R)File 345:Inpadoc/Fam.& Legal Stat

(c) 2002 EPO. All rts. reserv.

14231669

Basic Patent (No, Kind, Date): JP 10041068 A2 19980213 <No. of Patents: 002 >

DRIVING OF ELECTROLUMINESCENT ELEMENT (English)

Patent Assignee: STANLEY ELECTRIC CO LTD

Author (Inventor): GOTO TATSUYA IPC: *H05B-033/08; G09G-003/12 Language of Document: Japanese

Patent Family:

Patent No Kind Date Applic No Kind Date

JP 10041068 A2 19980213 JP 96197683 A 19960726 (BASIC)

JP 3229819 B2 20011119 JP 96197683 A 19960726

Priority Data (No,Kind,Date): JP 96197683 A 19960726

EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER

10041068

PUBLICATION DATE

13-02-98

APPLICATION DATE

26-07-96

APPLICATION NUMBER

08197683

APPLICANT: STANLEY ELECTRIC CO LTD:

INVENTOR: GOTO TATSUYA;

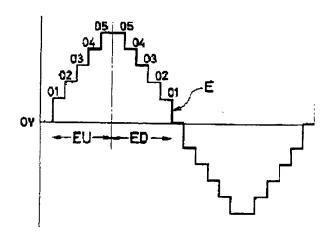
INT.CL.

H05B 33/08 G09G 3/12

TITLE

DRIVING OF ELECTROLUMINESCENT

ELEMENT



ABSTRACT: PROBLEM TO BE SOLVED: To prolong the life of an electroluminescent element by setting both positive and negative polarity voltages of an alternating voltage in stepwise waveforms having at least three steps in both rising and falling voltage portions.

> SOLUTION: An alternating voltage E is applied between a transparent electrode of an electroluminescent element and an aluminum electrode to emit light. Here, the waveform of the voltage E is formed stepwise in both rising voltage portion EU and falling voltage portion ED. The half cycle on the positive polarity side and the half cycle on the negative polarity side of the voltage E are symmetric each other. The number of steps dividing the voltage E is appropriately set depending on conditions such as the characteristics of the electroluminescent element and the driving voltage. The number of steps may be small if, for example, the driving voltage is low and the light emitting layer has a long life. In effect, the object is to assure an extended life of the electroluminescent element, which is practically attained by setting the number of steps to at least three.

COPYRIGHT: (C)1998,JPO

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平10-41068

(43)公開日 平成10年(1998) 2月13日

(51) Int.Cl. 6		識別記号	庁内整理番号	FI	技術表示箇所
H05B	33/08			H 0 5 B 33/08	
G09G	3/12		4237-5H	G 0 9 G 3/12	

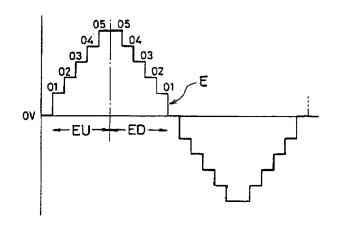
		審査請求	未請求 請求項の数2 〇L (全 4 頁)	
(21)出願番号	特願平8-197683	(71) 出顧人	000002303 スタンレー電気株式会社-	
(22)出顧日	平成8年(1996)7月26日		東京都目黒区中目黒2丁目9番13号	
		(72)発明者	後藤 辰也	
			東京都町田市成憲 2 —29—13	
		(74)代理人	弁理士 秋元 輝雄	
			·	

(54) 【発明の名称】 EL素子の駆動方法

(57) 【要約】

【課題】 従来のEL素子の駆動方法においては、過大 な突入電流を生じないように正弦波の交番電圧で駆動す るものであったので、この交番電圧の発生のためにLC 発振回路が必要となり、全体構成が大型化する問題点を 生じていた。

【解決手段】 本発明により、交番電圧Eは、正負極性 電圧の双方が少なくとも各3段の昇圧部EUおよび降圧 部EDを有する階段状波形とされているEL素子の駆動 方法としたことで、EL素子に過電流による寿命の短縮 を生じることなく、コンデンサ、コイルなどを使用する ことなく発生することができる波形の交番電圧Eでの駆 動を可能とし駆動装置を小型化し課題を解決するもので ある。



【特許請求の範囲】

【請求項1】 発光層を透明電極とアルミ電極とで挟み、両電極間に交番電圧を印加して成るEL素子の駆動方法において、前記交番電圧は、正負極性電圧の双方が少なくとも各3段の昇圧部および降圧部を有する階段状波形とされていることを特徴とするEL素子の駆動方法。

【請求項2】 前記交番電圧は、正極性側の半サイクルと負極側の半サイクルとの電位のグランド電位に対する 絶対値を非対称として設定していることを特徴とする請 求項1記載のEL素子の駆動方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、EL(エレクトロルミネセンス)素子と称されている。蛍光体に電場を加えることで発光させる素子の駆動方法に関するものであり、詳細には、駆動を行うときの電圧波形の改良に係るものである。

[0002]

【従来の技術】図5に示すものはEL素子10の基本的な構成であり、例えば2nS:Cu,Al などの組成を有する蛍光体により形成した発光層11の一方の面にITOなど透明で且つ導電性を有する部材で形成された透明電極12を設け、他方の面にアルミニウムの蒸着などにより形成されたアルミ電極13を設け、両電極12、13で発光層11を挟む構成としたものである。

[0004]

【発明が解決しようとする課題】しかしながら、前記した従来の駆動方法では、交番電圧Sの波形に正弦波が要求されるので、交番電圧Sの発生にはコイル(L)とコンデンサ(C)とによるして共振回路を使用せざるを得ないものとなり、しかも、このときの周波数が比較的に低いのでコイルやコンデンサが大型のものとなり、インバータなど駆動装置が大型化する問題点を生じている。また、上記したインバータなどの駆動装置は出力波形を正弦波とした場合、例えば矩形波のものと比較すると効率が低下し、駆動装置は一層に大型化して上記の問題点を一層に顕著なものとする。

【0005】ここで、前記EL素子10の駆動に正弦波の交番電圧Sが要求される理由は、図5からも明らかなように透明電極13とエルミ電極13とが対峙するコンデンサと同様な構成であるので、矩形波のように一方の

電位から他方の電位に急激に変化する波形を印加すると、その変化時に過大な充電電流が流れるものとなり、その時の過大電流により発光層 1 1 が破損するものと成るからである。従って、例えば 1 C 化などにより小型化が可能であると矩形波の駆動装置は採用できないとされている。

[0006]

【課題を解決するための手段】本発明は前記した従来の課題を解決するための具体的な手段として、発光層を透明電極とアルミ電極とで挟み、両電極間に交番電圧を印加して成るEL素子の駆動方法において、前記交番電圧は、正負極性電圧の双方が少なくとも各3段の昇圧部および降圧部を有する階段状波形とされていることを特徴とするEL素子の駆動方法を提供することで課題を解決するものである。

[0007]

【発明の実施の形態】つぎに、本発明を図に示す実施形態に基づいて詳細に説明する。図1に符号形で示すものは本発明に係るEL素子の駆動方法で採用する交番電圧の第一の実施形態であり、この交番電圧EをEL素子10(図5参照)の透明電極12とアルミ電極13との間に印加することで点灯を行わせるものである。

【0008】このときに、前記交番電圧Eの波形は、電位が上昇する部分(以下、昇圧部EUと称する)においても、電位が下降する部分(以下、降圧部ED)においても階段状となるものとされている。そして、この第一の実施形態では交番電圧Eは正極性側の半サイクルと、負極性側の半サイクルとが対称形状とされている。

【0009】ここで、前記交番電圧Eの波形について更に詳細に説明を行う。尚、上記にも説明したように、この第一の実施形態では正極性側の半サイクルと、負極性側の半サイクルとが対称形状であるので、説明は正極性側の半サイクルで代表させて行うものとする。

【0010】前記交番電圧Eは、まず、界圧部EUではグランド電位0Vから、EL表子10の特性に合わせて設定された最高電位まで上昇するものとされるが、この第一の実施形態では、グランド電位0Vから電位EU01、電位EU02、電位EU03、電位EU04を経由し、最高電位である電位EU05までの5段階のステップで電位を上昇するものとされている。

【0011】そして、降圧部EDでは逆に電位ED05から電位ED04、電位ED03、電位ED02、電位ED01、 と経由して5段階のステップで電位を降下させ、グランド電位のVに達するものとされている。このときに、この実施形態では、電位EL01と電位ED01、電位EL02と電位ED02、電位EL03と電位ED03、電位EL04と電位ED04および電位EL05と電位ED05はそれぞれ同電位とされている。

【0012】また、前記電位EUの一電位EUのおよび EDの一電位EDの5のそれぞれは、所定の時限はそれぞ れが設定された電位を保つものとされているので、界圧 部EUにおいても降圧部EDにおいても電位の変化は階 段状となり、且つ、界圧部EUと降圧部EDは対称の形 状を有するものとなる。

【0013】図2に示すものは、上記に説明した交番電圧日を日上素子10に印加したときの電流波形Aであり、例えばグランド電位0Vと電位EU01との間など、各電位間では急激な電圧変化を生じるので、ピーク状の充電電流を生じるものとはなるが、本発明によりグランド電位0Vから最高電位EU05の間が階段状に分割されたことで、それぞれの電位間に生じる充電電流のピーク値は、一度にグランド電位0Vから最高電位EU05まで上昇させる場合に比べて少ないものとなる。

【0014】図3は、同一電圧、同一周波数(100 V.400Hz)でEL素子10を上記の本発明の交番電圧Eで駆動したときの輝度維持率B1と、従来例の正弦波の交番電圧Sで駆動したときの輝度維持率B0とを示すものであり、上記のようにピーク値が低減されたことで、本発明の交番電圧Eで駆動した場合にも、従来例の正弦波で駆動するのと同等以上の輝度維持率、即ち、寿命をEL素子10に対し与えることが可能となる。

【0015】ここで、交番電圧Eを階段状に分割する段数に関して述べれば、これは駆動するべきEL素子10の特性、あるいは、必要とされる駆動電圧などの条件により適宜に設定されるものであり、例えば、駆動電圧が低く且つ発光層11も耐久性が高いものであれば、段数は少なくても良いものとなる。要はEL素子10に充分な寿命が保証されれば良く、本発明を成すための試作、検討の結果では、少なくとも3段とすることで、その目的は達成されるものである。

【0016】次いで、本発明の駆動方法である交番電圧 Eの発生手段について考察を行ってみると、この交番電 圧Eは階段状に変化するものであるので、例えば除子型 抵抗回路など簡便なデジタル回路手段による波形生成手 段により、コイル、コンデンサなどを使用することなく 発生させることが可能となり、極めて小型に駆動装置が 形成できるものとなる。

【0017】図4は、本発明の第二の実施形態の交番電圧E1を示すものであり、実際にEL素子10を駆動してみると、例えば電極特性の相違などにより、透明電極12側から流れる電流とアルミ電極13側から流れる電流とに、即ち、正負の半サイクルの間に電流値に差を生じる場合を往々に生じる。

【0018】このときに、通常には、EL素子10に対する寿命の確保などの面から、電流が多く流れる側を基準として電圧が設定されるので、電流が少ない側の半サイクルの駆動においてはEL素子10の発光量は不十分なものとなり、結果としてEL素子10に期待する光量が得られないものとなっている。

【0019】この第二の実施形態は、上記の状態に対応

して成されたものであり、本発明の駆動方法では、正極性側の半サイクル用と負極性側の半サイクル用とのそれぞれに専用の梯子型抵抗回路など波形生成手段を設けることで、それぞれの半サイクルの電圧調整が可能となる。

【0020】そして、この第二の実施形態では、前記交番電圧E1において、例えば透明電極12に印加する昇圧部EUの電位EU05~EU05、および、降圧部EDの電位ED01~ED05に対して、アルミ電極13に印加する昇圧部EUの電位EU1~EU15、および、降圧部EDの電位ED11~ED15のそれぞれを電圧を高く設定し、透明電極12と同じ電流が流れるものと調整するものである。

[0021]

【発明の効果】以上に説明したように本発明により、交番電圧は、正負極性電圧の双方が少なくとも各3段の界圧部および降圧部を育する階段状波形とされているEL素子の駆動方法としたことで、EL素子に過電流による寿命の短縮を生じることなく、コンデンサ、コイルなどを使用することなく発生することができる波形の交番電圧での駆動を可能とし駆動回路を小型化し、この種の装置の全体構成の小型化に極めて優れた効果を奏するものである。

【0022】また、上記の構成としたことで、正極側の 半サイクルと負極側の半サイクルとの電位を個別に設定 することを可能とし、例えば電極の特性の相違などによ り一方の電極の側の電圧に対する駆動効率が低く、これ によりEL素子の全体としての発光光量が低下する問題 に対しても、電流が高効率側と同一となるように低効率 側の電圧を調整できるものとし、寿命に影響を及ぼすこ となく光量の増加を可能とする優れた効果も奏するもの である。

【図面の簡単な説明】

【図1】 本発明に係るEし素子の駆動方法の第一の実施形態の電圧波形を示すグラフである。

【図2】 同じ第一の実施形態の電流波形を示すグラフである。

【図3】 同じ第一の実施形態による寿命特性を従来例 との比較で示すグラフである。

【図4】 同じく本発明に係るEL素子の駆動方法の第二の実施形態の電圧波形を示すグラフである。

【図5】 EL素子の構成の例を示す説明図である。

【図 6 】 従来例の駆動方法における電圧波形を示すグラフである。

【符号の説明】

10 ······ E L 萘子

11……発光層

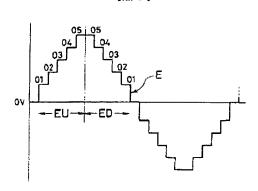
12……透明電極

13……アルミ電極

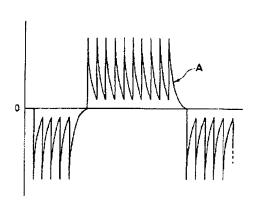
E、E 1 ······ 交番電車

ED01~ED05、ED11~ED15……電位 A……電流波形

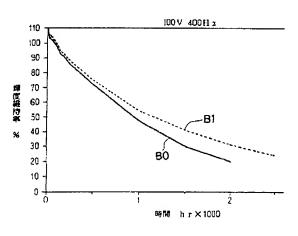
[図1]



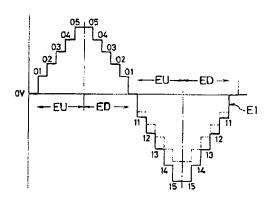
【図2】



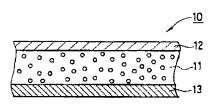
【図3】



[[]4]



【図5】



【図6】

